苫小牧工業高等専門学校		開講年度	令和06年度 (2024年度)		授	業科目	電子回路 I
科目基礎情報							
科目番号	0017		科目区分		専門 / 必何	修	
授業形態	授業		単位の種別と単位	数	学修単位: 2		
開設学科	創造工学科 (電気電子系共通科目)		対象学年		4		
開設期	前期		週時間数		2		
教科書: 高木 茂孝, 鈴木 憲次 著「電子回路概論」実教出版, 見城 尚志/参考図書: 和田ら 著「電子回路」(実教出版 教科書/教材 2019)、A.AGARWAL and J.H.LANG, Foundations of Analog and Digital electronic Circuits, Morgan Kaufmann, 2005.							
担当教員	谷口 美緒						
到達目標							
1) 増幅の意味と電子回路に関する基礎的な用語について説明できる。 2) ダイオードの特性を理解し、説明できる。							

- 2) トランジスタ増幅回路の働きとその動作原理を理解し,説明できる。 4) FET増幅回路の動作原理を理解し,説明できる。

## ルーブリック

	理想的な到達レベルの目安	標準的な到達レベルの目安	未到達レベルの目安
増幅と電子回路にまつわる基礎用語について	電子回路に関する基礎的な用語について説明できることに加え、増幅の意味について説明するこもできる。	電子回路に関する基礎的な用語について説明できる。	電子回路に関する基礎的な用語について説明できない。
ダイオードについて	ダイオードの特性を説明できることに加え、ダイオードを用いた回路の定数を決定することができる。	ダイオードの特性を説明できる。	ダイオードの特性を説明できない。
トランジスタについて	トランジスタ増幅回路の動作原理 を説明できることに加え、トラン ジスタを用いた基本的な増幅回路 の定数を決定することができる。	トランジスタ増幅回路の動作原理を説明できる。	トランジスタ増幅回路の動作原理 を説明できない。
FETについて	FET増幅回路の動作原理を説明できることに加え、FETを用いた基本的な増幅回路の定数を決定することができる。	FET増幅回路の動作原理を説明できる。	FET増幅回路の動作原理を説明できない。

## 学科の到達目標項目との関係

I 人間性 1 I 人間性 II 実践性 III 実践性 III 国際性 3 III 国際性 3 III 国際性 CP2 各系の工学的専門基盤知識, および実験・実習および演習・実技を通してその知識を社会実装に応用・実践できる力 5 CP2 各系の工学的専門基盤知識, および実験・実習および演習・実技を通してその知識を社会実装に応用・実践できる力 CP4 他者を理解・尊重し,協働できるコミュニケーション能力と人間力 7 CP4 他者を理解・尊重し,協働できるコミュニケーション能力と人間力

## 教育方法等

3/13/3/4/3	
概要	実用的な電子回路の知識の習得を目指し、ダイオードやトランジスタに代表される素子の特性や基本的な増幅回路の動作のメカニズムについて学習する。
授業の進め方・方法	本講義では、電子回路の構成要素として特に重要な、ダイオード、トランジスタ、電界効果トランジスタ(FET)の特性とそれらを用いた回路設計法について学習する。講義は座学を中心として進める。
注意点	第3学年で学習した電子デバイスIの内容が基礎となるため、特にダイオードとトランジスタ素子の物性論的な動作原理はよく復習しておくこと。また、2端子対回路を取り扱うので、電気回路IIの内容を十分に復習しておくこと。この科目は学修単位のため、事前・事後学修として演習課題や課題レポートを実施するので、自学自習により積極的に取り組むこと。演習課題は目標が達成されていることを確認後、返却する。目標が達成されていない場合には、再提出を求めることもある。予習と復習を含めて60時間の自学自習時間を必要とする。達成目標に関する内容の試験および演習・課題レポートで総合的に達成度を評価する。割合は定期試験が50%、小テスト20%、事前事後学習のための演習・課題レポート30%を基準とし、合格点は60点以上である。学業成績が60点未満のものに対して再試験を実施する場合がある。この場合、定期試験と小テストおよび課題の評価を、再試験の成績で置き換えて、すなわち再試験の評価割合が100%で再評価を行う。ただし、この評価が60点を超えた場合には、学業成績を60点とする。

## 授業の属性・履修上の区分

5週

6週

7週

8週

FETとその他の半導体素子

トランジスタの基本増幅回路

信号増幅と増幅の原理

集積回路

以来りた	引工 / / 发沙					
□ アクティブラーニング		ング	□ ICT 利用	☑ 遠隔授業対応		☑ 実務経験のある教員による授業
授業計画	Ī					
		週	授業内容		週ごとの到達目標	
		1週	半導体と原子		IV族の原子構造を pn接合の電子の振	説明できる。n型とp型半導体およびる舞いを説明できる。
		2週	ダイオード			の電流-電圧特性と交流抵抗、非線形 対法を説明できる。
		3週	種々のダイオード		様々な種類のダイス 電池、フォトダイス 作と特徴を説明で	オード(可変容量ダイオード、太陽 オード、ツェナーダイオード)の動 きる。
前期	1stQ	4週	トランジスタ		トランジスタの基準 最大定格を説明で	本構造と基本動作、および静特性と きる。

接合型FETとMOSFETの構造と動作、特性を説明でき

信号増幅の意味について説明できる。電流増幅率を説明できる。直流と交流を分離した表現を理解できる。

各種の接地回路の特徴を説明できる。動特性について 説明できる。利得の意味について説明できる。

集積回路の製造方法、特徴と分類を説明できる。

分野横断的能力		(	)	0	0	0		
専門的能力		į	50	20	30	100		
基礎的能力		)	0	0	0			
総合評価割合		į	50	20	30	100		
		5	定期試験	小テスト	課題	合計		
評価割合	評価割合							
		16週						
		15週	FETの小信号等価回路		FETの小信号等価回路を説	明できる。		
		14週	FETのバイアス回路		FETのバイアス回路を設計	FETのバイアス回路を設計できる。		
		13週	エミッタ接地増幅		エミッタ接地増幅回路を解	エミッタ接地増幅回路を解析し, 設計できる。		
2ndQ	2ndQ	12週	エミッタ接地増幅		エミッタ接地増幅回路を解	エミッタ接地増幅回路を解析し,設計できる。		
		11週	トランジスタの交流等価	1回路(小信号モデル)	トランジスタのhパラメータや相互コンダクタンスを説明できる。			
		10週	バイアス回路の設計		直流等価回路を用いてバイ	直流等価回路を用いてバイアス回路を設計できる。		
		9週	トランジスタのバイアス	(回路	バイアス回路の安定度を説明できる。種々のバイアス 回路の特徴を説明できる。			