

釧路工業高等専門学校		開講年度	平成30年度 (2018年度)		授業科目	論理回路
科目基礎情報						
科目番号	0017			科目区分	専門 / 必修	
授業形態	講義			単位の種別と単位数	学修単位: 2	
開設学科	情報工学分野			対象学年	3	
開設期	前期			週時間数	2	
教科書/教材	論理回路, 高木直史 (オーム社)					
担当教員	中島 陽子					
到達目標						
・ 論理回路を見て, その動作を推測できるようになる。 ・ 真理値表から組合せ回路を設計することができる。 ・ 状態遷移図から順序回路の動作を把握することができる。 ・ 状態遷移表から順序回路を設計できる。						
ルーブリック						
	理想的な到達レベルの目安		標準的な到達レベルの目安		未到達レベルの目安	
	論理関数の性質を理解し, 論理関数の性質やカルノー図, 他手法を用いて論理式の簡単化ができる。		論理関数の性質を理解し, 論理関数の性質やカルノー図を用いた論理式の簡単化ができる。		論理関数の性質を用いた論理式の証明やカルノー図を用いた簡単化ができない。基本的な論理演算ができない。	
	基本的な組み合わせ回路, また与えられた仕様の組み合わせ回路の設計ができる。		基本的な組み合わせ回路の設計ができる。		論理関数-真理値表, 論理式-回路図相互表現ができない。	
	フリップフロップ素子の動作について理解し, 状態遷移表や状態遷移図を求め順序回路の設計ができ, タイミングチャートによる動作確認ができる。状態遷移表・図の簡単化ができる。		フリップフロップ素子の動作について理解し, 状態遷移表や状態遷移図を求め基本的な順序回路の設計ができ, タイミングチャートによる動作確認ができる。		フリップフロップ素子の動作を説明できない。状態遷移表や状態遷移図を求めることができない。	
学科の到達目標項目との関係						
学習・教育到達度目標 C JABEE d-1						
教育方法等						
概要	計算機を代表とする多くの電子機器を構成するデジタル回路は, ブール代数の理論を基にした論理回路に基礎を置いている。この論理回路について十分に理解し基本的な論理設計, つまり組合せ回路および順序回路を設計することができるようにする。情報技術の基礎となる計算機の基本的な動作原理を理解し, 更にその知識を応用して情報工学の全般の学問の理解の助けにする。4年次必須科目オートマトンに繋がる。					
授業の進め方・方法	プレゼンスライドと黒板板書の両方を使った講義形式でおこなう。テーマ毎にワークシートと演習問題を与える。演習問題に取り組みめるよう例題を提示する。講義の内容を演習問題を解くことで, 理解を深め, 自ら考えられる習慣をつける。成績評価は定期試験 (中間試験, 期末試験) の平均で評価を行い, 60点以上を合格とする。60点未満の場合は, 再試験を全範囲について実施し60点以上を60点の評価とする。 参考書 論理回路入門 浜辺 隆二 (著) 森北出版, はじめての論理回路 河辺 義信 (著) 森北出版, 論理回路の基礎 田丸 啓吉 (著) 工学図書					
注意点	情報数学 (情報数学 I, II) の知識が必要である。					
授業計画						
		週	授業内容		週ごとの到達目標	
前期	1stQ	1週	ガイダンス, 論理回路の基本的概念		論理回路の基本的な事柄について説明できる。論理式-真理値表, 論理式-回路図の相互変換ができる。	
		2週	論理関数の標準形		論理式の標準形を求めることができる。	
		3週	論理関数の簡単化(1)		論理関数の性質やカルノー図を用いて論理式を簡単化できる。最小高, 主項, 必須主項, 包含関係を理解し, クワイン・マクラスキ法による論理関数から主項を求めることができる。	
		4週	論理関数の簡単化(2)		クワイン・マクラスキ法による論理関数の簡単化ができる。	
		5週	組合せ論理回路の設計手順と基本的な組合せ論理回路		設計手順を理解できる。基本的な組合せ論理回路の動作を説明できる。	
		6週	二段組合せ論理回路の設計(1)		基本的な組合せ論理回路の設計ができる。	
		7週	二段組合せ論理回路の設計(2)		論理関数を各種二段回路に適切な論理式に変形できる。	
		8週	中間試験			
	2ndQ	9週	二段組合せ論理回路の設計(3)		与えられた組合せ論理回路の設計, 機能説明をすることができる。	
		10週	順序回路の基礎知識(1)		状態遷移関数, 出力関数について説明ができる。また, 状態位遷移表と状態遷移図が書ける。	
		11週	順序回路の基礎知識(2)		各フリップフロップについて動作を理解し, タイミングチャートを用いて動作確認ができる。	
		12週	フリップフロップの特性		あるFFを用いて別のフリップフロップの動作をさせる順序回路の設計ができる。	
		13週	基本的な順序回路の設計		基本的な順序回路の設計の手順について説明でき, 基本的な順序回路の動作について説明できる。	
		14週	順序回路の解析		与えられた順序回路の動作を解析し説明できる。	
		15週	順序回路の設計		与えられた仕様の順序回路を設計できる。	
		16週	前期末試験			

モデルコアカリキュラムの学習内容と到達目標							
分類		分野	学習内容	学習内容の到達目標	到達レベル	授業週	
専門的能力	分野別の専門工学	情報系分野	計算機工学	整数・小数をコンピュータのメモリ上でデジタル表現する方法を説明できる。	3		
				基数が異なる数の間で相互に変換できる。	3		
				整数を2進数、10進数、16進数で表現できる。	3		
				小数を2進数、10進数、16進数で表現できる。	3		
				基本的な論理演算を行うことができる。	3		
				基本的な論理演算を組合わせて、論理関数を論理式として表現できる。	3		
				論理式の簡単化の概念を説明できる。	3		
				簡単化の手法を用いて、与えられた論理関数を簡単化することができる。	3		
				論理ゲートを用いて論理式を組合せ論理回路として表現することができる。	3		
				与えられた組合せ論理回路の機能を説明することができる。	3		
				組合せ論理回路を設計することができる。	3		
				フリップフロップなどの順序回路の基本素子について、その動作と特性を説明することができる。	3		
				レジスタやカウンタなどの基本的な順序回路の動作について説明できる。	3		
与えられた順序回路の機能を説明することができる。	3						
順序回路を設計することができる。	3						
評価割合							
	試験	発表	相互評価	態度	ポートフォリオ	その他	合計
総合評価割合	100	0	0	0	0	0	100
基礎的能力	0	0	0	0	0	0	0
専門的能力	100	0	0	0	0	0	100
分野横断的能力	0	0	0	0	0	0	0