

群馬工業高等専門学校		開講年度	令和02年度 (2020年度)		授業科目	電子回路	
科目基礎情報							
科目番号	3J014			科目区分	専門 / 必修		
授業形態	授業			単位の種別と単位数	履修単位: 1		
開設学科	電子情報工学科			対象学年	3		
開設期	後期			週時間数	2		
教科書/教材	アナログ電子回路 (大類 重範, 日本理工出版会)						
担当教員	築地 伸和						
到達目標							
☐ pn接合ダイオードのI-V特性およびnpnトランジスタの動作を説明できる。 ☐ 三つの接地形式 (ベース、エミッタ、コレクタ) の特徴と性質を説明できる。 ☐ エミッタ接地のhパラメータを各接地形式に対して変換することができる。 ☐ エミッタ接地の電流帰還バイアス回路について説明でき、バイアス設計を行うことができる。							
ルーブリック							
	理想的な到達レベルの目安			標準的な到達レベルの目安		未到達レベルの目安	
評価項目1	pn接合ダイオードのI-V特性およびnpnトランジスタの動作を良く説明できる。			pn接合ダイオードのI-V特性およびnpnトランジスタの動作を説明できる。		pn接合ダイオードのI-V特性およびnpnトランジスタの動作を説明できない。	
評価項目2	三つの接地形式 (ベース、エミッタ、コレクタ) の特徴と性質を良く説明できる。			三つの接地形式 (ベース、エミッタ、コレクタ) の特徴と性質を説明できる。		三つの接地形式 (ベース、エミッタ、コレクタ) の特徴と性質を説明できない。	
評価項目3	エミッタ接地のhパラメータを各接地形式に対して変換することができる。			エミッタ接地のhパラメータを各接地形式に対して変換することができる。		エミッタ接地のhパラメータを各接地形式に対して変換することができない。	
学科の到達目標項目との関係							
教育方法等							
概要	電子回路の設計の基礎となる基本増幅回路について学習する。						
授業の進め方・方法	講義と演習により、理解度を深める。						
注意点							
授業計画							
		週	授業内容		週ごとの到達目標		
後期	3rdQ	1週	共有結合と半導体、不純物半導体		共有結合と半導体、不純物半導体を理解する。		
		2週	pn接合とダイオード、ダイオードの特性と等価回路		pn接合とダイオード、ダイオードの特性と等価回路理解する。		
		3週	ツェナーダイオード電圧、折れ線近似と等価回路、等価順方向抵抗		ツェナーダイオード電圧、折れ線近似と等価回路、等価順方向抵抗理解する。		
		4週	npn接合およびpnp接合		npn接合およびpnp接合を理解する。		
		5週	パラメータαとベース・コレクタ接合抵抗、エミッタ・ベース接合抵抗		パラメータαとベース・コレクタ接合抵抗、エミッタ・ベース接合抵抗を理解する。		
		6週	電圧-電流特性、パラメータβと回路電流		電圧-電流特性、パラメータβと回路電流を理解する。		
		7週	エミッタ接地増幅回路と負荷線解析		エミッタ接地増幅回路と負荷線解析を理解する。		
		8週	中間試験				
	4thQ	9週	hパラメータとトランジスタ増幅回路		hパラメータとトランジスタ増幅回路を理解する。		
		10週	増幅回路の入力抵抗・出力抵抗		増幅回路の入力抵抗・出力抵抗を理解する。		
		11週	増幅回路の入出力整合		増幅回路の入出力整合を理解する。		
		12週	増幅回路の入力抵抗の負荷抵抗依存性		増幅回路の入力抵抗の負荷抵抗依存性を理解する。		
		13週	増幅回路の出力抵抗の信号源依存性		増幅回路の出力抵抗の信号源依存性を理解する。		
		14週	整合トランス		整合トランスを理解する。		
		15週	期末試験				
		16週	答案返却				
評価割合							
	試験	発表	相互評価	態度	ポートフォリオ	レポート	合計
総合評価割合	80	0	0	0	0	20	100
基礎的能力	80	0	0	0	0	20	100
専門的能力	0	0	0	0	0	0	0
分野横断的能力	0	0	0	0	0	0	0