

鈴鹿工業高等専門学校		開講年度	平成29年度 (2017年度)	授業科目	デジタル回路
<b>科目基礎情報</b>					
科目番号	0033		科目区分	専門 / 必修	
授業形態	授業		単位の種別と単位数	履修単位: 2	
開設学科	電子情報工学科		対象学年	3	
開設期	通年		週時間数	2	
教科書/教材	教科書: 「デジタル回路」天野英晴, 武藤佳恭共著 (オーム社), 「しっかり学べる 基礎デジタル回路」湯田春雄, 堀端孝俊共著 (森北出版社)				
担当教員	箕浦 弘人, 浦尾 彰				
<b>到達目標</b>					
デジタル技術が身の周りでどのように使用されているかを知り, その回路の読みとりや, デジタル I C を応用した簡単な回路の設計製作ができる能力を身に付ける。					
<b>ルーブリック</b>					
	理想的な到達レベルの目安	標準的な到達レベルの目安	未到達レベルの目安		
評価項目1	論理演算について理解し, 実際の問題に応用することができる。	論理演算について説明できる。	論理演算について説明できない。		
評価項目2	種々のデジタル回路について理解し, 設計することができる。	種々のデジタル回路について説明出来る。	基本的なデジタル回路について説明できない。		
<b>学科の到達目標項目との関係</b>					
<b>教育方法等</b>					
概要	デジタル技術が身の周りでどのように使用されているかを知り, さらに, その回路の読みとりや, デジタル I C を応用した簡単な回路の設計製作ができる能力を身に付ける。				
授業の進め方・方法	すべての内容は, 学習・教育到達目標 (B) <専門> に対応する。				
注意点	<p>&lt;到達目標の評価方法と基準&gt;  下記の「到達目標」1~11を網羅した問題を2回の中間試験, 2回の定期試験で出題するとともに, 1~11を網羅した課題によって目標の達成度を評価する。達成度評価における各「知識・能力」の重みは概ね均等とする。総合評価が百分法で60点以上の場合に目標の達成とする。  &lt;学業成績の評価方法および評価基準&gt;  前期中間, 前期末, 後期中間, 学年末の4回の試験の平均点 (90%), レポートの課題 (10%) で評価する。再試験は行わない。  &lt;単位修得要件&gt;  学業成績で60点以上を取得すること。  &lt;あらかじめ要求される基礎知識の範囲&gt;  低学年で学んだ電子情報工学序論・電気電子基礎が基本となっている。しかし, デジタル回路は I C 化が進み, 市販の高性能なデバイスを組み合わせるだけでもかなり素晴らしいものができるので, 基礎教科が不得意な者であっても新たな気持ちで学ぶこともできる。本教科の学習には2年で学習する電気電子基礎の習得が必要である。  &lt;レポート等&gt;  回路設計図などのレポート提出を求める。  &lt;備考&gt;  具体的な内容が多い。常に自分が回路を設計するのだという気持ちで授業に取り組んで欲しい。  本教科は後に学習する応用物理 II, 電気磁気学, 電気回路論, 電子回路の基礎となる教科である</p>				
<b>授業計画</b>					
	週	授業内容	週ごとの到達目標		
前期	1stQ	1週	デジタルとアナログの違い, 数の表現法	1. デジタル的な情報表現の基礎を理解している。	
		2週	デジタル回路表記法, 単位, 簡単な回路素子など	上記1	
		3週	組み合わせ回路: M I L 記号法	上記1	
		4週	加法標準形設計法	2. 加法標準形設計法による基本的な組み合わせ回路の設計ができること。	
		5週	回路の簡略化法について	上記2	
		6週	カルノー図の利用	3. カルノー図を利用して組み合わせ回路の簡略化ができること。	
		7週	カルノー図の利用 続き	上記3	
		8週	前期中間試験		
	2ndQ	9週	デコーダ, エンコーダ, 演算器について	4. デコーダ, エンコーダ, 演算器等の MSI を用いた回路の設計ができること。	
		10週	デコーダ, エンコーダ, 演算器の応用	上記4	
		11週	順序回路概説	5. フリップフロップを使った基本順序回路の設計ができること。	
		12週	ラッチ, フリップフロップ基本回路の動作	上記5	
		13週	順序回路とその利用方法	6. 非同期カウンタの設計ができること。	
		14週	順序回路とその利用方法続き	上記6	
		15週	順序回路とその利用方法続き	7. 同期カウンタ, シフトレジスタを使った簡単な回路の設計ができること。	
		16週			
後期	3rdQ	1週	カウンタ, シフトレジスタの動作及び設計法	上記7	
		2週	カウンタ, シフトレジスタの動作及び設計法続き	上記7	
		3週	カウンタ, シフトレジスタの動作及び設計法続き	上記7	
		4週	組み合わせ・順序回路を両方用いた実用的な回路	上記7	
		5週	フリップフロッププログラミング概説	8. 状態遷移図が理解できること。	
		6週	フリップフロッププログラミングを用いた設計法	9. フリップフロッププログラミングを使って簡単な基本的な制御回路の設計ができること。	
		7週	フリップフロッププログラミング応用	上記9	

4thQ	8週	後期中間試験	
	9週	各種デジタルデバイス概要	10. デジタルデバイスの内部構造, 静特性, 動特性の基礎を理解すること.
	10週	T T L, C M O S各論	上記10
	11週	T T L, C M O S各論 つづき	上記10
	12週	デバイスの静特性	上記10
	13週	デバイスの動特性	上記10
	14週	ブール代数	11. 論理回路解析設計の基礎となるブール代数を理解する.
	15週	ブール代数	上記11
16週			

モデルコアカリキュラムの学習内容と到達目標

分類	分野	学習内容	学習内容の到達目標	到達レベル	授業週
----	----	------	-----------	-------	-----

評価割合

	試験	課題	相互評価	態度	発表	その他	合計
総合評価割合	90	10	0	0	0	0	100
配点	90	10	0	0	0	0	100