

奈良工業高等専門学校		開講年度	平成29年度 (2017年度)		授業科目	コンピュータ援用論理設計
科目基礎情報						
科目番号	0035		科目区分	専門 / 必修		
授業形態	講義		単位の種別と単位数	履修単位: 2		
開設学科	情報工学科		対象学年	4		
開設期	通年		週時間数	2		
教科書/教材	「HDL 独習ソフトで学ぶ CQ Endeavor Verilog HDL」 CQ 出版社 小林優著					
担当教員	山口 賢一					
到達目標						
(1) Verilog HDL による設計および検証の手法を習得する。 (2) Verilog HDL によるCPU のシミュレーションを行い、その構造と動作が理解できること。 (3) LSI 設計フローについて理解し、説明できること。 (4) LSI 設計の各フェーズについて理解し、説明できること。						
ルーブリック						
	理想的な到達レベルの目安		標準的な到達レベルの目安		未到達レベルの目安	
評価項目1						
評価項目2						
評価項目3						
学科の到達目標項目との関係						
準学士課程 (本科 1 ～ 5 年) 学習教育目標 (2) JABEE基準 (d-1) JABEE基準 (d-2b) システム創成工学教育プログラム学習・教育目標 B-2 システム創成工学教育プログラム学習・教育目標 D-1						
教育方法等						
概要	前期はハードウェア記述言語 Verilog HDL を用いた回路の基礎的記述法を習得した後、モデルコンピュータを例として取り上げ、CPU の設計法を学ぶ。後期は、前期の演習を踏まえて LSI 設計において必要となる理論についての講義を行う。					
授業の進め方・方法	前期は、Verilog HDLによる設計演習を行い、コンピュータを用いた基本的な回路の設計方法を習得する。後期は、講義により LSI設計における理論について学習し、その際に用いられる考え方、アルゴリズムなどを理解していく。					
注意点	関連科目 デジタル回路、論理回路、コンピュータアーキテクチャ、回路理論、電子回路と関連する。 学習指針 集積回路技術の進歩により、計算機（コンピュータ）は高性能化・高機能化し、その応用分野 はますます広がっている。特に近年、携帯用の情報通信端末が急速に普及したことに伴い、コンピュータの小型化・低消費電力化を可能とする設計手法は重要な課題である。本講義では、前期 で演習を通じたコンピュータの設計手法の習得を目指し、後期では演習で得た知識を基に、実際の 設計フローや LSI 設計において必要となる知識の定着を目指す。 自己学習 学習した内容を適宜ノートにまとめることを要求するので、授業時間外に取り組んでおくこと。目標を達成するためには、授業以外にも予習復習を怠らないこと。特に、前期内容の VerilogHDL を用いた回路の記述法では、予習だけでなく、授業で習った内容が確実に利用できるよう、復習を 欠かさないこと。					
学修単位の履修上の注意						
授業計画						
		週	授業内容		週ごとの到達目標	
前期	1stQ	1週	ガイダンス、準備		授業で必要となるソフトウェアの設定を行うことができる。	
		2週	組合せ回路設計 1		半加算器、テストベンチを作成できる。	
		3週	組合せ回路設計 2		全加算器、並列加算器、テストベンチを作成できる。	
		4週	組合せ回路設計 3		ALU 回路の仕様策定を理解することができる。	
		5週	組合せ回路設計 4		セレクタ、コンパレータなどを作成、検証できる。	
		6週	組合せ回路設計 5		ALU 回路、テストベンチを作成できる。	
		7週	組合せ回路設計 6		デコーダ、パレルシフタを作成、検証できる。	
		8週	組合せ回路設計 7		モジュールを組合わせた回路設計について理解する。	
	2ndQ	9週	順序回路設計 1		順序回路基本要素を作成、検証できる。	
		10週	CPU の設計 1		モデルコンピュータ、命令の実行制御方式を理解する。	
		11週	CPU の設計 2		アーキテクチャ、命令の実行制御方式を理解する。	
		12週	順序回路設計 2		有限状態機械を用いた順序回路を設計できる。	
		13週	CPU の設計 3		モデルコンピュータを設計、検証できる。	
		14週	順序回路設計 3		モジュールを組合わせた順序回路設計について理解する。	
		15週	前期末考査		与えられた仕様を満たす回路を正しく設計、検証できる。	
		16週	試験返却		間違ったポイントを正しく理解しなおすことができる。	
後期	3rdQ	1週	LSI 設計		LSI の設計効率の向上について理解し説明できる。	
		2週	低位抽象度設計		ゲートレベル設計、レジスタ転送レベル設計を説明できる。	
		3週	高位抽象度設計		動作レベル設計、システムレベル設計を説明できる。	
		4週	設計資産の活用		IP、ビルディングブロック、マクロを説明できる。	
		5週	IP の設計フロー		フロントエンド設計、バックエンド設計を説明できる。	
		6週	LSI 設計フロー		LSI 機能設計を説明できる。	
		7週	HW-SW 協調設計		協調設計の重要性を説明できる。	
		8週	LSI の機能設計		スループットの向上、低電力手法を説明できる。	

	4thQ	9週	機能検証	形式検証について説明できる。
		10週	論理合成	必要な制約条件と合成ツールについて説明できる。
		11週	テスト設計手法	4つの故障モデルとスキャンテストについて説明できる。
		12週	フロアプラン	レイアウト設計の第一段階について説明できる。
		13週	電源配線, 配置	レイアウトの最適化と配置ツールについて説明できる。
		14週	CTS, 配線	配線ルールを配慮した配線について説明できる。
		15週	学年末考査	学習内容を理解し, 正しく問題に答えることができる。
		16週	試験返却	間違ったポイントを正しく理解しなおすことができる。

モデルコアカリキュラムの学習内容と到達目標

分類		分野	学習内容	学習内容の到達目標	到達レベル	授業週
基礎的能力	工学基礎	工学実験技術(各種測定方法、データ処理、考察方法)	工学実験技術(各種測定方法、データ処理、考察方法)	物理、化学、情報、工学についての基礎的原理や現象を、実験を通じて理解できる。	2	
				物理、化学、情報、工学における基礎的な原理や現象を明らかにするための実験手法、実験手順について説明できる。	3	
				実験装置や測定器の操作、及び実験器具・試薬・材料の正しい取扱を身に付け、安全に実験できる。	3	
				実験データの分析、誤差解析、有効桁数の評価、整理の仕方、考察の論理性に配慮して実践できる。	3	
				実験テーマの目的に沿って実験・測定結果の妥当性など実験データについて論理的な考察ができる。	3	
				実験ノートや実験レポートの記載方法に沿ってレポート作成を実践できる。	3	
		情報リテラシー	情報リテラシー	情報を適切に収集・処理・発信するための基礎的な知識を活用できる。	3	
				論理演算と進数変換の仕組みを用いて基本的な演算ができる。	3	
				コンピュータのハードウェアに関する基礎的な知識を活用できる。	6	前15,後1,後15
				インターネットの仕組みを理解し、実践的に使用できる。	3	
				情報セキュリティの必要性、様々な脅威の実態とその対策について理解できる。	3	
				コンピュータにおける初歩的な演算の仕組みを理解できる。	3	
専門的能力	分野別の専門工学	情報系分野	プログラミング	変数とデータ型の概念を説明できる。	3	
				代入や演算子の概念を理解し、式を記述できる。	3	
				制御構造の概念を理解し、条件分岐や反復処理を記述できる。	3	
				プロシージャ(または、関数、サブルーチンなど)の概念を理解し、これらを含むプログラムを記述できる。	3	
				与えられた問題に対して、それを解決するためのソースプログラムを記述できる。	3	
				ソフトウェア生成に必要なツールを使い、ソースプログラムをロードモジュールに変換して実行できる。	3	
				主要な言語処理プロセッサの種類と特徴を説明できる。	3	
				ソフトウェア開発に利用する標準的なツールの種類と機能を説明できる。	3	
				プログラミング言語は計算モデルによって分類されることを説明できる。	2	
				主要な計算モデルを説明できる。	2	
				要求仕様に従って、標準的な手法により実行効率を考慮したプログラムを設計できる。	3	
		計算機工学		整数・小数を2進数、10進数、16進数で表現できる。	3	
				整数・小数をコンピュータのメモリ上でデジタル表現する方法を説明できる。	3	
				基数が異なる数の間で相互に変換できる。	3	
				基本的な論理演算を行うことができる。	3	
				基本的な論理演算を組合わせて、論理関数を論理式として表現できる。	3	
				論理式の簡単化の概念を説明できる。	3	
				論理ゲートを用いて論理式を組合せ論理回路として表現することができる。	3	
				与えられた組合せ論理回路の機能を説明することができる。	3	
				組合せ論理回路を設計することができる。	3	
				フリップフロップなどの順序回路の基本素子について、その動作と特性を説明することができる。	3	
				レジスタやカウンタなどの基本的な順序回路の動作について説明できる。	3	
				与えられた順序回路の機能を説明することができる。	3	
				順序回路を設計することができる。	3	
				コンピュータを構成する基本的な要素の役割とこれらの間でのデータの流れを説明できる。	3	

				プロセッサを実現するために考案された主要な技術を説明できる。	3	
				メモリシステムを実現するために考案された主要な技術を説明できる。	3	
				入出力を実現するために考案された主要な技術を説明できる。	3	
				コンピュータアーキテクチャにおけるトレードオフについて説明できる。	1	
				ハードウェア記述言語など標準的な手法を用いてハードウェアの設計、検証を行うことができる。	3	
			その他の学習内容	少なくとも一つの具体的なコンピュータシステムについて、起動・終了やファイル操作など、基本的操作が行える。	3	
				少なくとも一つの具体的なオフィススイート等を使って、文書作成や図表作成ができ、報告書やプレゼンテーション資料を作成できる。	3	
				少なくとも一つのメールツールとWebブラウザを使って、メールの送受信とWebブラウジングを行うことができる。	3	
	分野別の工学実験・実習能力	情報系分野【実験・実習能力】	情報系【実験・実習】	与えられた問題に対してそれを解決するためのソースプログラムを、標準的な開発ツールや開発環境を利用して記述できる。	3	
				与えられた数値を別の基数を使った数値に変換できる。	3	
				与えられた仕様に合致した組合せ論理回路や順序回路を設計できる。	3	
分野横断的能力	総合的な学習経験と創造的思考力	総合的な学習経験と創造的思考力	総合的な学習経験と創造的思考力	クライアントの要求を解決するための設計解を作り出すプロセスを理解し、設計解を創案できる。さらに、創案した設計解が要求を解決するものであるかを評価しなければならないことを理解する。	1	
				クライアントの要求を解決するための設計解を作り出すプロセスを理解し、設計解を創案できる。さらに、創案した設計解が要求を解決するものであるかを評価しデザインすることができる。	1	

評価割合

	試験	発表	相互評価	態度	ポートフォリオ	その他	合計
総合評価割合	60	40	0	0	0	0	100
基礎的能力	0	0	0	0	0	0	0
専門的能力	60	40	0	0	0	0	100
分野横断的能力	0	0	0	0	0	0	0