Tsuyama C	ollege	Year	2018	018			ourse Title コンピュータシステム工学		
Course Informat	ion								
Course Code							pecialized / Elective		
Class Format	Lecture			Credits		Academic Credit: 2			
Department	Advanced Electronics and Information System Engineering Course			Student Grade		Adv. 1st			
Term				Classes per					
Textbook and/or Teaching Materials	教科書:春日健,舘泉雄治「計算機システム」(コ めの10章」(技術評論社)			(コロナ社)	コロナ社) 参考書:馬場敬信「コンピュータのしくみを理解するた				
Instructor	MIYASHITA Takuya								
Course Objectives									
学習目的:コンピュー 式と論理回路の対応を 到達目標 1.5大装置それぞれ 2.簡単な組合せ論理 3.コンピュータの名割 4.コンパイラの役割	説明でき, 論理 の役割とこれら 回路, 及び, 簡 テムにおけるオ	回路を設計する の間でのデータ 単な順序回路を ペレーティング	ことができること	. •		ている主要	な技術を	理解すること。また,論理	
Rubric	こ日和のバンフ	C10171 C C 0:							
RUDIIC			良		可			不可	
評価項目1	5大装置だけでなく、周辺 5大装置それ		にでれの役割と でのデータの流 でる。	5大装置のそれぞれについ て、簡単な説明はできる。		こについ ごきる。	左記に達していない。		
評価項目2	応用的な組合せ論理回路 , 及び, 簡単な順序回路を 設計することができる。 簡単な組合せ論理回 び, 簡単な順序回路 することができる。		「序回路を設計	与えられた簡単な組み合わ せ回路の動作を説明するこ とができる。		flみ合わ ffするこ	左記に達していない。		
評価項目3	コンピュータシステムにお けるオペレーティングシス テムが担う機能や役割につ いて、具体的に説明できる		スーオペレーティ	´ングシステム ≧説明できる。	レグシステム 対明できる。 軽微なミスが見られるもの の, オペレーティングシス テムの概要を説明できる。		左記に達していない。		
評価項目4]グ コンパイラの について概要。)役割と仕組み を説明できる	コンパイラ, インタプリタ , アセンブラの相違を説明 できる。		9プリタ 望を説明	左記に達していない。	
Assigned Depart	ment Objec	tives							
Teaching Method	t								
	一般・専門の別:専門 学習の分野:情報・制御								
	必修・履修・履修選択・選択の別:選択								
	基礎となる学問分野:情報学/情報科学、情報工学およびその関連分野/計算機システム関連								
Outline	専攻科学習目標との関連:本科目は専攻科学習目標「(2) 電気・電子,情報・制御に関する専門技術分野の知識を修得し,機械やシステムの設計・製作・運用に活用できる能力を身につける」に相当する科目である。								
	技術者教育プログラムとの関連:本科目が主体とする学習・教育到達目標は「(A)技術に関する基礎知識の深化 , A – 2:「電気・電子」,「情報・制御」に関する専門技術分野の知識を修得し,説明できること」である。								
	授業の概要:ソフトウェアに関する基本的技術,及び,論理式や論理回路等のハードウェアに関する基礎知識について 講義を行う。								
	授業の方法:板書を中心に,できるだけ学生の理解度を確かめながら講義を行う。また,理解が深まるよう演習やレポートを課す。								

一般・専門の別:専門 学習の分野:情報・制御 必修・履修・履修選択・選択の別:選択 基礎となる学問分野:情報学/情報科学、情報工学およびその関連分野/計算機システム関連 専攻科学習目標との関連:本科目は専攻科学習目標「(2)電気・電子,情報・制御に関する専門技術分野の知識を修得し、機械やシステムの設計・製作・運用に活用できる能力を身につける」に相当する科目である。 技術者教育プログラムとの関連:本科目が主体とする学習・教育到達目標は「(A)技術に関する基礎知識の深化 ,A-2:「電気・電子」,「情報・制御」に関する専門技術分野の知識を修得し、説明できること」である。 授業の概要:ソフトウエアに関する基本的技術、及び、論理式や論理回路等のハードウェアに関する基礎知識について講義を行う。 表達の表法:板書を中心に、できるだけ学生の理解度を確かめながら講義を行う。また、理解が深まるよう演習やレポートを譲ず。 成績評価方法:中間試験と明末試験を同等に評価する。(80%)・会試験にオートの持ち込みを許可しない。・会定期試験と結果試験を同等に評価する。(80%)・会記財はメートの持ち込みを許可しない。・会記財はメートの持ち込みを許可しない。・会定期試験の結果が60点未満の人には補習、再試験により理解が確認できれば、点数を変更することがある。ただし、変更した後の評価は60点を超えないものとする。 履修上の注意:本科目は「授業時間外の学習を必修とする科目」である。1単位あたり授業時間として15単位時間開講するが、これ以外に30単位時間の学習が必修となる。これらの学習については担当教員の指示に従うこと。 履修のアドバイス:自分の専門以外の分野に関する内容も出てくるが、技術者としての視野を広げる意味で、興味を持って学習してほしい。 基礎科目:本科における電子情報回路(電気電子3年)、電子情報回路特論(電気電子5)、コンピュータ概論(情報 3)、ディジタル工学 I (情報2)、ディジタル工学 II (情報3) などマイコンや電子計算機に関係する科目関連科目:情報システム演習I、II (専2年) 、数値解析特論(専2)

Course Plan							
			Theme	Goals			

受講上のアドバイス:学習内容はすでに本科で学んだ事項であるが,表面的な浅い学習・理解ではなく,深く考え,本質を学びとってほしい。 遅刻は授業時間(=2コマ)の4分の1(=0.5コマ)刻みで取り扱う。

			エノガンフ コンコ	8 - 20 HITE					
2nd Semeste	3rd Quarter	7	ガイダンス, コンピュータの概要						
		1st	授業時間外の学習内課題を課す。レポー ること。	1容:学習内容ごと - トは指定された期	に適宜レポート 日までに提出す				
		2nd	コンピュータでのテ	 - ーク表現					
		3rd	ブール代数とディジ						
		4th	2進演算と算術回路						
		5th	マイクロプロセッサ	トのアーキテクチャ					
		6th	マイクロプロセッサ	の命令					
		7th	メモリ						
r		8th	(中間試験)						
		9th	インタフェース						
		10th	周辺装置						
		11th	ソフトウェア						
	4th Quarter	12th	ネットワーク						
		13th	コンピュータシステム						
		14th	システムの信頼性の解析						
		15th	(期末試験)						
		16th	期末試験の返却と解答解説						
Evaluati	Evaluation Method and Weight (%)								
試験			発表	相互評価	自己評価	課題	小テスト	Total	
Subtotal 80			0	0	0	20	0	100	
基礎的能力 0			0	0	0	0	0	0	
専門的能力 80			0	0	0	20	0	100	
分野横断的能力 0			0	0	0	0	0	0	