		等専門学校	交 開講年月	度 平成28年度(2	2016年度)	授業科	目集積回路	L学特論	
科目基础									
科目番号		0039			科目区分		/ 選択		
授業形態		授業				位数 学修	学修単位: 2		
開設学科電子・情報			情報システム工学	報システム工学専攻		専1	専1		
開設期) 期				週時間数	2			
教科書/教	材	[教科書	引 使用しない /	[教材] 演習プリント					
担当教員		山田 博	į						
到達目	 煙								
	_	[のハード、 [の階層構造	ソフト両設計面に 5、各種のデバイス	ついて、その成り立ち マクロ技術、システ <i>L</i>	5と設計手法、機能 ム設計とそのフロー	ジロックの分 - 、周辺技術、	う類と構成などにて 信頼性設計などに	Oいて詳細に説明できる こついて的確に説明でき	
ルーブリ	リック								
			理想的な到達	レベルの目安	標準的な到達レ	ベルの目安	未到達レヘ		
			デジタル回路	デジタル回路の基本技術とシステ		デジタル回路の基本技術とシステ		路の基本技術とシステ	
評価項目1			ムLSIの基 に説明できる	ムLSIの基本技術を理解し詳細 ムLSIの基準に説明できる できる		技術の本質は	説明 ムLSIの い)基本技術を説明できな	
評価項目	2		ファンクショ ーフェースマ 詳細に説明で	ンブロックとインタ クロについて理解し できる	ファンクション: ーフェースマク! 理解し説明でき	口について基	ンタ ファンクシ 本を ーフェース きない	vョンブロックとインタ 、マクロについて説明で	
評価項目	3			マクロについて理解	クロック関連マーを理解し説明で	クロについて		連マクロについて説明	
 学科の ³	到達日標	 項目とのI			,,,,,,,		1 2 2 3.0		
JABEE J(
教育方法									
		電子回	路の集大成ともい	うべきシステムLSI	には、デジタル回	<u></u> 路とアナログ	「回路、ロジックと	:メモリ、さらにインタ	
概要				の集大成ともいうべきシステムLSIには、デジタル回路とアナログ回路、ロジックとメモリ、さらにインタ ス回路など、多種多様な回路が集積化されています。					
授業の進	め方・方法	講義で 囲かつ の講義	は、毎回オリジナル 自己達成度の確認(後にレポートとし	ルの講義プリントを配 に使用してください。 て提出してもらいます	!ります。重要キー 自学自習として、 ⁻ 。	ワードがブラ 各週の講義を	シクになっており 後習レポートとし	、定期テストの出題範 て都度まとめ、最終回	
注意点		本科で		、電子機械工学科では		ジタル回路を	た、情報工学科では	デジタル・アナログ集	
授業計	画								
		週	授業内容	授業内容			週ごとの到達目標		
前期		1週	ガイダンス / デジタル回路とシステムLSI			システムLSIの応用、内部構造、分類			
		2週	LSIを支える	LSIを支える周辺技術			CMOSデバイス、超微細化、配線技術、スケール則、テクノロジーブースター		
		3週	LSI設計の考えス	LSI設計の考え方と手法			LSI設計ツール、設計レベル、カスタムLSI、動作レベル設計、システムレベル設計		
	1stQ	4週	ファンクション	ファンクションブロックとインターフェースマクロ			IPマクロの分類と特徴、スタンダードセルの種類と配置技術		
		5週	クロック関連マ	クロック関連マクロ(1)			PLL回路、位相比較回路、チャージポンプ回路、 VCO回路、DLL回路、SMD回路		
		6週	クロック関連マクロ(2)			シリアルインターフェースマクロ、CDR回路、 USBインターフェースマクロ			
		7週	メモリマクロ(1	メモリマクロ(1)				RAM、連想メモリCAM	
		8週	前期中間試験	前期中間試験					
		9週	メモリマクロ(2)			eDRAMマクロ、リフレッシュ動作、リダンダンシ回路			
		10週	メモリマクロ(3	メモリマクロ(3)			フラッシュメモリ、FeRAM		
		11週	統合設計(1)	統合設計(1)			システム設計、信号伝送の設計、電源系の設計、電磁 放射		
	2ndQ	12週	設計手法と流れ	設計手法と流れ			仕様定義、機能設計、機能検証、論理合成、タイミン グ検証、形式検証、フロアプラン、配置配線、サイン オフ検証		
		13週	LSIの信頼性			機能保証、品質保証、信頼性保証、バスタブカーブ、 初期故障率、偶発故障率、摩耗故障率			
		14週	SPICE、HDLによる設計、システムレベル設計			高速SPICE、システムアーキテクチャ			
		15週	総合演習			達成度の自己点検			
		16週	前期末試験						
	^								
評価割る	= `		1 40 1	相互評価	態度	ポートフォ	リオーその他	合計	
評価割る		式験	レポート						
				0		0	0		
評価割泊 総合評価 基礎的能	割合 9	0	10	0	0	0	0	100	
	割合 g 力 C	0						100	