

鹿児島工業高等専門学校		開講年度	平成29年度 (2017年度)		授業科目	デジタル回路 I	
科目基礎情報							
科目番号	0032		科目区分		専門 / 必修		
授業形態	講義		単位の種別と単位数		履修単位: 1		
開設学科	電子制御工学科		対象学年		4		
開設期	前期		週時間数		2		
教科書/教材							
担当教員	岸田 一也						
到達目標							
1. ブール代数の演算, 論理関数の真理値表の作成, 論理関数の簡単化 (カルノー図, ベイチ図) を行うことができる。 2. 与えられた課題から組み合わせ論理回路を設計し, 記述することができる。 3. 1ビットの記憶素子としての4つのフリップフロップ (FF) の動作を説明でき, その状態遷移図, 状態遷移表, 特性方程式を記述することができる。また, 「SR-FFをD-FFを用いて設計する」といった内容の順序回路の設計ができ, その動作を解析して説明することができる。 4. 与えられた課題から, カウンター回路, 特徴検出回路等の状態遷移図を作成することができる。また, そこから変換表, 入力・出力の簡単化, 順序回路の作図といった一連の設計作業ができる。また, 設計した順序回路を解析して, 動作を確認することができる。							
ルーブリック							
	理想的な到達レベルの目安		標準的な到達レベルの目安		未到達レベルの目安		
評価項目1			ブール代数の演算, 論理関数の真理値表の作成, 論理関数の簡単化 (カルノー図, ベイチ図) を行うことができる。		ブール代数の演算, 論理関数の真理値表の作成, 論理関数の簡単化 (カルノー図, ベイチ図) を行うことができない。		
評価項目2			与えられた課題から組み合わせ論理回路を設計し, 記述することができる。		与えられた課題から組み合わせ論理回路を設計し, 記述することができない。		
評価項目3	1ビットの記憶素子としての4つのフリップフロップ (FF) の動作を説明でき, その状態遷移図, 状態遷移表, 特性方程式を記述することができる。また, 「SR-FFをD-FFを用いて設計する」といった内容の順序回路の設計ができ, その動作を解析して説明することができる。		1ビットの記憶素子としての4つのフリップフロップ (FF) の動作を説明でき, その状態遷移図, 状態遷移表, 特性方程式を記述することができる。また, 「SR-FFをD-FFを用いて設計する」といった内容の順序回路の設計ができる。		1ビットの記憶素子としての4つのフリップフロップ (FF) の動作を説明でき, その状態遷移図, 状態遷移表, 特性方程式を記述することができる。また, 「SR-FFをD-FFを用いて設計する」といった内容の順序回路の設計ができない。		
評価項目3	与えられた課題から, カウンター回路, 特徴検出回路等の状態遷移図を作成することができ, そこから変換表, 入力・出力の簡単化, 順序回路の作図といった一連の設計作業ができる。また, 設計した順序回路を解析して, 動作を確認することができる。		与えられた課題から, カウンター回路, 特徴検出回路等の状態遷移図を作成することができ, そこから変換表, 入力・出力の簡単化, 順序回路の作図といった一連の設計作業ができる。		与えられた課題から, カウンター回路, 特徴検出回路等の状態遷移図を作成することができ, そこから変換表, 入力・出力の簡単化, 順序回路の作図といった一連の設計作業ができない。		
学科の到達目標項目との関係							
教育プログラムの科目分類 (3)② 教育プログラムの科目分類 (4)② JABEE (2012) 基準 1(2)(c) JABEE (2012) 基準 1(2)(d) JABEE (2012) 基準 1(2)(d)(1) JABEE (2012) 基準 2.1(1)② 教育プログラムの学習・教育到達目標 3-3 本科 (準学士課程) の学習・教育到達目標 3-c							
教育方法等							
概要	この科目では, 論理変数, 論理回路, 順序回路について理解し, 簡単な順序回路の設計手順を習得する。						
授業の進め方・方法	授業は, プロジェクターを使って行い, 配布した講義プリントの未記載の箇所に講義内容を受講生が記載していく方法で実施していく。 特に, 問題を解く力を身につけるために, 演習を多く取り入れ, 分からない問題があったら受講生同士が相談しながら解決にあたるアクティブラーニングを実践する。						
注意点	講義で学ぶ内容だけでなく, コンピュータに関するさまざまな雑誌も数多く出版されているので, コンピュータの進歩の度合い, 主流のハードウェア, ソフトウェアを知っておくことも重要である。						
授業計画							
		週	授業内容		週ごとの到達目標		
前期	1stQ	1週	論理数学・論理回路 論理素子		論理素子 (AND, OR, NOT素子) の機能を説明できる。		
		2週	論理数学・論理回路 ブール代数 論理関数と真理値表		2値論理と集合論との関係を説明できる。論理関数の真理値表が作成できる。		
		3週	論理数学・論理回路 論理関数の計算		論理関数の演算と簡単化 (カルノー図, ベイチ図) ができる。		
		4週	論理数学・論理回路 論理関数の計算		論理関数の演算と簡単化 (カルノー図, ベイチ図) ができる。		
		5週	論理数学・論理回路 組み合わせ論理回路		組み合わせ論理回路 (半加算器, 全加算器等) を設計することができる。		
		6週	論理数学・論理回路 組み合わせ論理回路		組み合わせ論理回路 (半加算器, 全加算器等) を設計することができる。		
		7週	論理数学・論理回路 組み合わせ論理回路		組み合わせ論理回路 (半加算器, 全加算器等) を設計することができる。		
		8週	順序回路 記憶素子の論理特性		記憶素子の論理特性を説明できる。		
	2ndQ	9週	順序回路 フリップフロップ		フリップフロップの動作と特性を説明できる。		
		10週	順序回路 状態遷移, 状態の簡単化		状態遷移図, 状態遷移表, カルノー図, ベイチ図が作成できる。		

		11週	順序回路 順序回路の解析	順序回路の状態遷移の理解にもとづいて，変換表の作成ができる。
		12週	順序回路 順序回路の設計	カウンター回路，特徴検出回路等の簡単な順序回路の設計ができる。
		13週	順序回路 順序回路の設計	カウンター回路，特徴検出回路等の簡単な順序回路の設計ができる。
		14週	順序回路 順序回路の設計	カウンター回路，特徴検出回路等の簡単な順序回路の設計ができる。
		15週	試験答案の返却・解説	試験において間違えた部分を自分の課題として認知する。
		16週	なし	なし

評価割合							
	試験	発表	相互評価	態度	ポートフォリオ	小テスト・レポート	合計
総合評価割合	80	0	0	0	0	20	100
基礎的能力	15	0	0	0	0	5	20
専門的能力	65	0	0	0	0	15	80
分野横断的能力	0	0	0	0	0	0	0